



PAJ 1994 to today



Your search statement: Words anywhere: "@PN='09043589'"

Record 1 of 1



(19) JAPANESE PATENT OFFICE

(11) Publication Number: JP 09043589 A

(43) Date of publication: 19970214

(51) int. Cl.: G02F001-1335

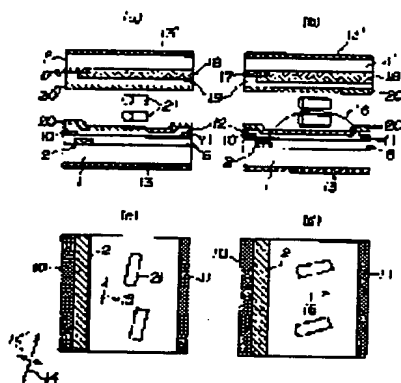
(ICS) G02F001-13
G02F001-1343(71) Applicant:
HITACHI LTD(72) Inventor:
ASUMA HIROAKI
MATSUYAMA SHIGERU
ARAYA SUKEKAZU(21) Application Information:
19950727 JP 07-191994

LIQUID CRYSTAL DISPLAY DEVICE

(57) Abstract:

PROBLEM TO BE SOLVED: To make it possible to eliminate the disturbance in electric field patterns and to make display with high image quality free from unequal colors.

SOLUTION: This liquid crystal display device includes ≥ 2 kinds of color filter formed on one of substrates 1, 1', a black mask interposed between the respective color filters, electrode groups 2, 11 formed on the other substrate, orientation control films 20, 20' for orienting the molecular arrangement of the liquid crystal molecules 21 held between the substrates to prescribed directions, polarizing means 13, 13' laminated on the substrates and driving means for impressing driving voltage on these electrode groups 20, 20'. The liquid crystal display device has an electrode arrangement structure for forming electric fields mainly parallel with the boundary of the orientation control films 20, 20' and the liquid crystal layer. The specific resistance value of the liquid crystal compsn. material is $\geq 10N \cdot \omega \cdot \text{cm}$ and the specific resistance value of the black mask is $\geq 10M \cdot \omega \cdot \text{cm}$ (N, M are integers) and both are specified to the relation satisfying $N \geq 9$, $M \geq 6$.



CD-Volume: MIJP9702PAJ JP 09043589 A 001

Copyright: JPO 19970214

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平9-43589

(43) 公開日 平成9年(1997)2月14日

(51) Int.Cl. ⁶	識別記号	庁内整理番号	F I	技術表示箇所
G 0 2 F	1/1335	5 0 0	G 0 2 F	1/1335
	1/13	5 0 0		1/13
	1/1343			1/1343

審査請求 未請求 請求項の数 2 O L (全 10 頁)

(21) 出願番号 特願平7-191994

(22) 出願日 平成7年(1995)7月27日

(71) 出願人 000005108

株式会社日立製作所

東京都千代田区神田駿河台四丁目6番地

(72) 発明者 阿須間 宏明

千葉県茂原市早野3300番地 株式会社日立
製作所電子デバイス事業部内

(72) 発明者 松山 茂

千葉県茂原市早野3300番地 株式会社日立
製作所電子デバイス事業部内

(72) 発明者 荒谷 介和

茨城県日立市大みか町七丁目1番1号 株
式会社日立製作所日立研究所内

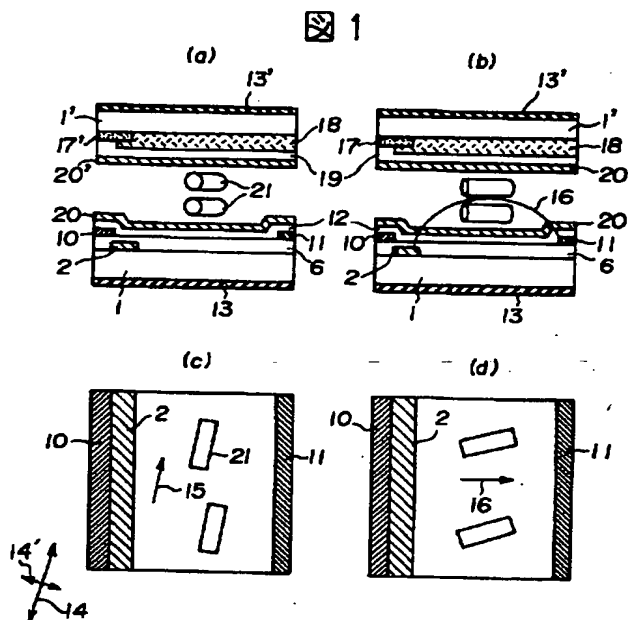
(74) 代理人 弁理士 武 顯次郎

(54) 【発明の名称】 液晶表示装置

(57) 【要約】

【目的】電界パターンの乱れを解消し、色むらのない高画質の表示を行う。

【構成】基板1, 1'の一方に形成された2種以上のカラーフィルタと各カラーフィルタ間に介在させたブラックマスクと、他方の基板上に形成された電極群2, 11と、基板間に挟持された液晶分子21の分子配列を所定方向に配向させるための配向制御膜20, 20'と、基板に積層された偏光手段13, 13'、および電極群に駆動電圧を印加するための駆動手段とを具備し、配向制御膜と液晶層の界面に対して、主として平行な電界を形成する電極配列構造を有し、液晶組成物質の比抵抗値が $10^N \Omega \cdot \text{cm}$ 以上、かつブラックマスクの比抵抗値が $10^M \Omega \cdot \text{cm}$ 以上 (N, M は整数)、かつ、 $N > 9$ 、 $M > 6$ を満足する関係とした。



【特許請求の範囲】

【請求項1】少なくとも一方が透明な一対の基板、前記一対の基板の一方に形成されたカラー表示のための色の異なる少なくとも2種以上のカラーフィルタと各カラーフィルタ間に介在させたブラックマスクと、前記一対の基板のうち他方の基板上に形成された電極群と、前記一対の基板間に挟持された誘電異方性を有する液晶組成物質からなる液晶層および前記液晶組成物質の分子配列を所定の方向に配向させるための配向制御膜と、前記一対の基板の少なくとも一方に積層された偏光手段、および前記電極群に駆動電圧を印加するための駆動手段とを具備するカラー液晶表示装置において、前記電極群が前記配向制御膜と前記液晶層の界面に対して、主として平行な電界を形成するごとく配置された電極配列構造を有し、前記液晶組成物質の比抵抗値が $10^N \Omega \cdot \text{cm}$ 以上、かつ前記ブラックマスクの比抵抗値が $10^M \Omega \cdot \text{cm}$ 以上、ただし、 N 、 M は整数、かつ、 $N > 9$ 、 $M > 6$ を満足する関係としたことを特徴とするカラー液晶表示装置。

【請求項2】少なくとも一方が透明な一対の基板、前記一対の基板の一方に形成されたカラー表示のための色の異なる少なくとも2種以上のカラーフィルタと各カラーフィルタ間に介在させたブラックマスクと、前記一対の基板のうち他方の基板上に形成された電極群と、前記一対の基板間に挟持された誘電異方性を有する液晶組成物質からなる液晶層および前記液晶組成物質の分子配列を所定の方向に配向させるための配向制御膜と、前記一対の基板の少なくとも一方に積層された偏光手段、および前記電極群に駆動電圧を印加するための駆動手段とを具備するカラー液晶表示装置において、前記電極群が前記配向制御膜と前記液晶層の界面に対して、主として平行な電界を形成するごとく配置された電極配列構造を有し、前記液晶組成物質の比抵抗値が $10^N \Omega \cdot \text{cm}$ 以上、かつ前記ブラックマスクの比抵抗値が $10^M \Omega \cdot \text{cm}$ 以上、ただし、 N 、 M は整数、かつ、 $N > 13$ 、 $M > 7$ を満足する関係としたことを特徴とするカラー液晶表示装置。

【発明の詳細な説明】

【0001】

【産業上の利用分野】本発明は、表示むらのない画素構造を備えた高画質のアクティブマトリクス型液晶表示装置に関する。

【0002】

【従来の技術】パソコンやワープロ、その他の情報機器のための表示デバイスとして、近年、液晶表示装置を用いた薄型、軽量かつ低消費電力の表示装置が多用されるようになった。

【0003】液晶表示装置は、基本的には水平と垂直に

配列された多数の電極で形成されるマトリクスと上記水平と垂直の電極の間に液晶層を有し、2つの電極の交差部分で画素を構成して2次元画像を表示するものである。

【0004】この種の液晶表示装置には、水平と垂直の電極に印加するパルスのタイミングで所定の画素を選択する所謂単純マトリクス方式と、各画像にトランジスタ等の非線型素子を配置して所定の非線型素子を選択する所謂アクティブ・マトリクス方式とがある。

【0005】アクティブ・マトリクス方式の液晶表示装置は、マトリクス状に配列された複数の画素電極のそれぞれに対応して非線形素子（スイッチング素子）を設けたものである。各画素における液晶は理論的には常時駆動（デューティ比 1.0）されているので、時分割駆動方式を採用している、いわゆる単純マトリクス方式と比べてアクティブ方式はコントラストが良く、特にカラー液晶表示装置では欠かせない技術となりつつある。スイッチング素子として代表的なものとしては薄膜トランジスタ（TFT）がある。

【0006】従来の薄膜トランジスタ型液晶表示素子では、液晶層を駆動する電極として2枚の基板の界面上に相対向させて形成した透明電極を用いている。

【0007】このような電極構造とすることで、液晶に印加する電界の方向は基板の界面にほぼ垂直な方向となる所謂ツイステッドネマチック表示方式に代表される表示方式を採用している。

【0008】一方、液晶に印加する電界の方向を基板の界面にほぼ平行な方向とする表示方式として、液晶層を駆動する電極を基板面と平行な櫛歯電極対を用いる方式（所謂、横電界方式）が、例えば特公昭63-21907号公報、特開平7-36058号公報により提案されている。なお、櫛歯電極の設定方法および製造方法に関しては、特願平7-105862号として本出願人により出願済みである。

【0009】図9は横電界方式の液晶表示装置を構成する1画素の構成と点灯動作を説明する模式断面図であって、1はTFT基板、1'はカラーフィルタ基板、2は共通電極、6は絶縁膜、11は画素電極、12は保護膜、17はブラックマスク、18はカラーフィルタである。

【0010】同図において、TFT基板1とカラーフィルタ基板1'の間には液晶層が挟持されており、さらに保護膜12およびカラーフィルタ18の上面には液晶層を構成する液晶分子の配向方向を規定するための配向膜、TFT基板1とカラーフィルタ基板1'の外側には偏光板が設置されるが図示を省略してある。

【0011】このような構成の横電界方式液晶表示装置では、画素電極2と共通電極11は共に一方の基板（TFT基板1）に形成されており、他方の基板（カラーフィルタ基板1'）にはブラックマスク17で区画された

1画素の色を構成するカラーフィルタ18が形成されている。

【0012】カラーフィルタを区画するブラックマスク17は外光の反射防止と、隣接画素からの光を吸収してコントラストを上げる機能を有し、その材料としては顔料に黒鉛を分散したスラリー（レジスト）を用いて形成するのが一般的である。

【0013】

【発明が解決しようとする課題】カラーフィルタ基板側に共通電極を形成した従来の縦電界方式の液晶表示装置では、カラーフィルタ基板を構成するブラックマスクに要求される性能は高い光吸収性、と低い光反射性であり、その抵抗値については何ら考慮されていなかった。上記した材料を用いたブラックマスクでは、特に光吸収性を向上させようとする黒鉛の添加量を多くすることが行われていた。したがって、その抵抗値は黒鉛の添加量の増大に応じて低下する。

【0014】しかし、横電界方式の液晶表示装置において、そのブラックマスクの抵抗値が低いと、図9に示したように、画素を点灯するために画素電極2と共通電極11との間に電圧を印加すると、画素電極2からの電気力線は図示したように抵抗値の低いブラックマスク17に引き寄せられて基板界面に対して傾斜した乱れた電界パターンになる。この結果、画素電極2と共通電極12の位置に所謂ドメインが発生して光の透過率が著しく低下する。そのため、コントラストが低下してしまい、色むらが発生して良好な画質表示を得ることができない。あるいは、電気力線の水平成分が弱められてしまい、所望の透過率を得ることができない。

【0015】ブラックマスクを構成する材料として、光吸収性の観点から現在では黒鉛を用いるのが最も望ましいが、その混合量を増加すると電気的抵抗値が低下し、上記したような問題が発生するため、その混合比率の選定は極めて困難である。

【0016】図10は1画素に2本の櫛形の共通電極を配置した横電界方式の液晶表示装置の1画素分の模式図であって、(a)は平面図、(b)は(a)のA-A線で切断した断面図である。なお、ブラックマスク17で囲まれた部分にはカラーフィルタが、また、その上層、および共通電極2と画素電極11の上層にも各種の成膜がなされるが、ここでは省略してある。

【0017】同図においては、ブラックマスクで囲まれた開口領域で1画素が形成され、当該領域に2本の櫛形の共通電極2が配置されて、TFT基板1とカラーフィルタ基板1'の間に液晶層が挟持されている。なお、ブラックマスクの比抵抗値は $10^4 \Omega \cdot \text{cm}$ 以下である。

【0018】点灯時に印加される信号電圧により、共通電極2から、それぞれの隣接する画素電極11との間に電界が形成される。この電界は、印加される信号電圧の大きさに応じて液晶分子に強く作用し、その分子配向方

向が回転してTFT基板1からカラーフィルタ基板1'に通過する光の透過率が大きくなる。

【0019】図11は図10に示した2本の櫛形の共通電極の間の透過率と各櫛形の共通電極と隣接する画素電極との間の透過率の違いの説明図であって、スポットaは2本の櫛形の共通電極の間の透過率を、スポットbは各櫛形の共通電極と隣接する画素電極との間の透過率の変化を示す。

【0020】同図に示されたように、画素電極11に印加される信号電圧(V)が増加するに従い透過率が大きくなって行くが、前記図10に示したように、スポットbはブラックマスク17に近い位置にあるために、電界のパターンが基板の平面に対して大きな角度で形成されるために、電圧の増加に対する透過率の変化はスポットaに比較して立ち上がりが遅くなる。なお、図11では同一の透過率を得るためにはスポットbではスポットaに対して約1Vの電圧増加が必要となる。

【0021】そのため、同一の印加電圧では1画素内での中央部分と周辺部分とで透過率が異なって色むらが発生する。

【0022】本発明の目的は、所謂横電界方式の液晶表示装置における上記した電界パターンの乱れを解消し、色むらのない高画質の表示を可能としたカラー液晶表示装置を提供することにある。

【0023】

【課題を解決するための手段】上記目的を達成するために、請求項1に記載の第1の発明は、少なくとも一方が透明な一対の基板、前記一対の基板の一方に形成されたカラー表示のための色の異なる少なくとも2種以上のカラーフィルタと各カラーフィルタ間に介在させたブラックマスクと、前記一対の基板のうち他方の基板上に形成された電極群と、前記一対の基板間に挟持された誘電異方性を有する液晶組成物質からなる液晶層および前記液晶組成物質の分子配列を所定の方向に配向させるための配向制御膜と、前記一対の基板の少なくとも一方に積層された偏光手段、および前記電極群に駆動電圧を印加するための駆動手段とを具備するカラー液晶表示装置の前記電極群が前記配向制御膜と前記液晶層の界面に対して、主として平行な電界を形成するごとく配置された電極配列構造を有し、前記液晶組成物質の比抵抗値が $10^N \Omega \cdot \text{cm}$ 以上、かつ前記ブラックマスクの比抵抗値が $10^M \Omega \cdot \text{cm}$ 以上、ただし、N、Mは整数、かつ、 $N > 9$ 、 $M > 6$ を満足する関係としたことを特徴とする。

【0024】また、請求項2に記載の第2の発明は、少なくとも一方が透明な一対の基板、前記一対の基板の一方に形成されたカラー表示のための色の異なる少なくとも2種以上のカラーフィルタと各カラーフィルタ間に介在させたブラックマスクと、前記一対の基板のうち他方の基板上に形成された電極群と、前記一対の基板間に挟持された誘電異方性を有する液晶組成物質からなる液晶

層および前記液晶組成物質の分子配列を所定の方向に配向させるための配向制御膜と、前記一对の基板の少なくとも一方に積層された偏光手段、および前記電極群に駆動電圧を印加するための駆動手段とを具備するカラー液晶表示装置の前記電極群が前記配向制御膜と前記液晶層の界面に対して、主として平行な電界を形成することく配置された電極配列構造を有し、前記液晶組成物質の比抵抗値が $10^N \Omega \cdot \text{cm}$ 以上、かつ前記ブラックマスクの比抵抗値が $10^M \Omega \cdot \text{cm}$ 以上、ただし、 N, M は整数、かつ、 $N > 13, M > 7$ を満足する関係としたことを特徴とする。

【0025】なお、本発明はTFT型に限るものではなく、他のアクティブ・マトリクス型、あるいは所謂単純マトリクス型を含めた他の形式の液晶表示装置にも適用可能である。

【0026】

【作用】上記第1の発明の構成において、少なくとも一方が透明な一对の基板の一方に形成されたカラー表示のための色の異なる少なくとも2種以上のカラーフィルタ間に介在させたブラックマスクは、隣接する画素の点灯光の侵入を遮断して表示光のコントラストを向上させる。

【0027】前記一对の基板のうち他方の基板上に形成された電極群は少なくとも共通電極と画素電極から構成され、点灯時には両電極間に電界パターンを形成して液晶層を構成する液晶組成物質の分子配列方向を回転させて光の透過率を変化させる。配向制御膜（配向膜）は、電界の印加がないときの前記液晶組成物質の分子配列を所定の方向に配向させる作用を有する。また、偏光手段は前記一对の基板の少なくとも一方に積層されて液晶層を通過した特定の方向に偏光された光を通過させる。

【0028】駆動手段は前記電極群に駆動電圧を印加して所定の画素を点灯し、カラー表示を行わせる。

【0029】前記電極群の電極構造は、前記配向制御膜と前記液晶層の界面に対して、主として平行な電界を形成することく配置され、前記電極群を構成する共通電極と画素電極との間に上記電界が形成されたとき、前記液晶分子を前記界面に平行な面内で回転させる。

【0030】そして、前記液晶組成物質の比抵抗値を $10^N \Omega \cdot \text{cm}$ 以上、かつ前記ブラックマスクの比抵抗値が $10^M \Omega \cdot \text{cm}$ 以上とし（ただし、 N, M は整数）、かつ、 $N > 9, M > 6$ を満足する関係としたことで前記した平行な電界が形成される。

【0031】これにより、液晶分子は前記界面に平行な面内で回転し、所謂ドメインは発生しない。

【0032】また、上記第2の発明の構成において、少なくとも一方が透明な一对の基板の一方に形成されたカラー表示のための色の異なる少なくとも2種以上のカラーフィルタ間に介在させたブラックマスクは、隣接する画素の点灯光の侵入を遮断して表示光のコントラストを

向上させる。

【0033】前記一对の基板のうち他方の基板上に形成された電極群は少なくとも共通電極と画素電極から構成され、点灯時には両電極間に電界パターンを形成して液晶層を構成する液晶組成物質の分子配列方向を回転させて光の透過率を変化させる。配向制御膜は、電界の印加がないときの前記液晶組成物質の分子配列を所定の方向に配向させる作用を有する。また、偏光手段は前記一对の基板の少なくとも一方に積層されて液晶層を通過した特定の方向に偏光された光を通過させる。

【0034】駆動手段は前記電極群に駆動電圧を印加して所定の画素を点灯し、カラー表示を行わせる。

【0035】前記電極群の電極構造は、前記配向制御膜と前記液晶層の界面に対して、主として平行な電界を形成することく配置され、前記電極群を構成する共通電極と画素電極との間に上記電界が形成されたとき、前記液晶分子を前記界面に平行な面内で回転させる。

【0036】そして、前記液晶組成物質の比抵抗値を $10^N \Omega \cdot \text{cm}$ 以上、かつ前記ブラックマスクの比抵抗値が $10^M \Omega \cdot \text{cm}$ 以上とし（ただし、 N, M は整数）、かつ、 $N > 13, M > 7$ を満足する関係としたことで前記した平行な電界が形成される。

【0037】これにより、液晶分子は前記界面に平行な面内で回転し、所謂ドメインは発生しない。

【0038】

【実施例】以下、本発明の実施例につき、図面を参照して詳細に説明する。

【0039】図1は本発明を適用する液晶表示装置の動作を説明する1画素分の模式図であって、同図(a)は電圧無印加時の断面図、同図(b)は電圧印加時の断面図、同図(c)は電圧無印加時の平面図、同図(d)は電圧印加時の平面図である。ここで言う電圧とは共通電極と画素電極との間に印加される選択電圧である。

【0040】同図において、1, 1'は透明ガラス基板（以下、単に基板とも言う）、2は共通電極、6は絶縁膜、10は信号配線、11は画素電極、12は保護膜、13, 13'は偏光板、14, 14'は偏光板の偏光軸、15は液晶分子の配向方向、16は電界方向、17はブラックマスク（BM）、18はカラーフィルタ、19は保護膜（平坦化膜）、20, 20'は配向膜、21は液晶（棒状液晶分子）である。

【0041】この液晶表示装置は、2枚の透明ガラス基板1, 1'の一方の基板（カラーフィルタ基板）1'に偏光板13'、遮光用のBM17、カラーフィルタ18、保護膜19、および配向膜20'を形成してなる。また、液晶21を介した他方の基板（TFT基板）1には偏光板13、配向膜20、信号電極10、画素電極11、共通電極2、各配線および薄膜トランジスタ（TFT）を形成してなる。なお、同図には各配線および薄膜トランジスタは図示を省略した。

【0042】同図(a)(c)に示したように、液晶21は配向膜20、20'により予め電界方向16(同図(b)(d)参照)と基板1、1'の界面とほぼ平行な配向方向15に配向されており、この状態では液晶21の分子配向方向は偏光板13の偏光軸14とほぼ一致した関係にあり、上側の偏光板13'の偏光軸14'が直交しており、画素は非表示(非点灯)の状態にある。

【0043】次に、同図(b)(d)に示したように、基板1に形成した共通電極2と画素電極11間に電圧を印加することで基板1、1'の界面とほぼ平行方向に電界(電界方向16)を形成すると、液晶21の分子は基板1、1'の界面と平行な面内で偏向されて回転する。これにより、画素は表示(点灯)の状態になる。この画素を多数配列して表示装置が構成される。

【0044】図2は本発明による液晶表示装置の1実施例を構成するTFT基板の構造例の説明図であって、(a)は平面図を、(b)は(a)のA-A'線に沿った断面図を、(c)は(a)のB-B'線に沿った断面図を示す。

【0045】同図において、前記図1と同一符号は同一部分に対応し、3は共通配線、4は走査電極、5は走査配線、6は絶縁膜、7は半導体層、8は薄膜トランジスタ部(TFT部)、10は信号配線、11は画素電極、12は保護膜である。

【0046】走査電極4、走査配線5、共通電極2および共通配線3は同層かつ同材料で形成されている。これらの各層と絶縁膜6を介して半導体層7を、また上記各電極と配線と同層かつ同材料で信号配線10および画素電極11を形成している。

【0047】また、画素電極11の一部が共通配線3と基板面に垂直な方向で絶縁膜6を介してオーバーラップさせて配置し、電気的容量を持たせて画素電極11と共通電極2の間に与えられた信号電圧を保持する信号保持能力を向上させている。

【0048】図3は本発明による液晶表示装置の1実施例を構成するカラーフィルタ基板の構造例の説明図であって、図1と同一符号は同一部分に対応する。

【0049】同図に示したように、このカラーフィルタ基板は透明基板1'の一面側にBM17で区画した複数のカラーフィルタ(R、G、B)が形成され、その上に保護膜(平滑層)19と配向膜20'とが形成されている。また、透明基板1'の他面側には偏光板13'が積層されている。

【0050】複数のカラーフィルタR、G、Bを区画するBM17の比抵抗値は、液晶層の比抵抗を $10^N \Omega \cdot \text{cm}$ 以上とした場合に、 $10^M \Omega \cdot \text{cm}$ 以上とし、かつ、 $N > 9$ 、 $M > 6$ を満足するの関係としている。ここで、N、Mは整数である。

【0051】液晶層とBMの比抵抗値を上記のような関係としたことで、共通電極と画素電極との間に印加され

る選択電圧によって形成される電界パターンは液晶層と配向膜との界面に略々平行となり、ドメインの発生が著しく低減され、高コントラストの表示が得られる。

【0052】すなわち、図4は本発明による液晶表示装置の1実施例を構成する1画素分の断面における電界パターンの模式図であって、共通電極2と画素電極11との間に形成される電気力線はBM17に影響されることがなく、その電界パターンは液晶層と配向膜との界面に略々平行となり、画素電極11の位置および共通電極2の位置での各ドメインの発生が著しく低減され、1画素の開口領域での透過率が向上し、高コントラストの表示が得られる。

【0053】なお、液晶層の比抵抗値を $10^N \Omega \cdot \text{cm}$ 以上、BMの比抵抗値を $10^M \Omega \cdot \text{cm}$ 以上(N、Mは整数)とし、かつ、 $N > 13$ 、 $M > 7$ としても上記と同様の効果が得られる。

【0054】ブラックマスクの材料は、有機顔料にカーボンを混合したものを用いて、当該カーボンの混合量を調整することにより、上記した所要の比抵抗値の範囲となるようにする。

【0055】図5は上記本発明の各実施例における液晶層とBMの比抵抗値を変えた場合のBMの比抵抗値に対する駆動電圧の関係の説明図である。

【0056】同図において、駆動電圧の変化に対する透過率変化の許容値は0.1V以下となり、液晶の比抵抗値が $10^9 \Omega \cdot \text{cm}$ ではBMの比抵抗値は $3 \times 10^6 \Omega \cdot \text{cm}$ となり、液晶の比抵抗値が $10^{13} \Omega \cdot \text{cm}$ ではBMの比抵抗値は $5 \times 10^7 \Omega \cdot \text{cm}$ となる。

【0057】このことから、上記した $N > 9$ 、 $M > 6$ 、 $N > 13$ 、 $M > 7$ とすることで前記した効果が得られる。

【0058】なお、ブラックマスクの材料としては、上記したように有機顔料にカーボンを混合したものを用い、そのカーボン混合率を調整して前記した比抵抗値の範囲となるようにすることができ、本発明はこれに限るものではなく、他の吸光材料を用いて所要の比抵抗値とすることも可能である。

【0059】次に、本発明のより具体的な構成例について説明する。

【0060】図6は本発明による液晶表示装置の表示マトリクス部の等価回路とその周辺回路の結線図である。

【0061】同図において、ARは複数の画素を2次元的に配列したマトリクスアレイ、Xは映像信号線DLを示し、添字G、B、Rはそれぞれ緑、青、赤の各画素に対応する。

【0062】また、DTMはドレイン端子、GTMはゲート端子、Yは走査信号線GLを意味し、添字1、2、3、...、endは走査タイミングの順に従う。なお、この走査信号線Y(添字省略)は垂直走査回路Vに接続されている。

【0063】映像信号線X（添字省略）は表示パネルの長辺の一方に配置される映像信号駆動回路Hに接続され、走査信号線Yと同様に液晶表示パネルの片側のみに端子が引き出されている。

【0064】SUPは1つの電圧源から分圧した安定化された電圧源を得るための電源回路やホスト（上位演算処理装置）からのCRT（陰極線管）用の情報をTFT液晶表示装置用の情報に変換する回路も含む。

【0065】図7は本発明による液晶表示装置の1構成例を説明する分解斜視図であって、液晶表示装置（以下、液晶表示パネル、回路基板、バックライト、その他の構成部材を一体化したモジュール：MDLと称する）の具体的構造を説明するものである。

【0066】同図において、SHDは金属板からなるシールドケース（メタルフレームとも言う）、WDは表示窓、INS1～3は絶縁シート、PCB1～3は回路基板（PCB1はドレイン側回路基板：映像信号線駆動用回路基板、PCB2はゲート側回路基板、PCB3はインターフェース回路基板）、JN1～3は回路基板PCB1～3同士を電氣的に接続するジョイナ、TCP1、TCP2はテープキャリアパッケージ、PNLは液晶表示パネル、GCはゴムクッション、ILSは遮光スペーサ、PRSはプリズムシート、SPSは拡散シート、GLBは導光板、RFSは反射シート、MCAは一体化成形により形成された下側ケース（モールドフレーム）、MOはMCAの開口、LPは蛍光管、LPCはランプケーブル、GBは蛍光管LPを支持するゴムブッシュ、BATは両面粘着テープ、BLは蛍光管や導光板等からなるバックライトを示し、図示の配置関係で拡散板部材を積み重ねて液晶表示モジュールMDLが組立てられる。

【0067】液晶表示モジュールMDLは、下側ケースMCAとシールドケースSHDの2種の収納・保持部材を有し、絶縁シートINS1～3、回路基板PCB1～3、液晶表示パネルPNLを収納固定した金属製のシールドケースSHDと、蛍光管LP、導光板GLB、プリズムシートPRS等からなるバックライトBLを収納した下側ケースMCAとを合体させてなる。

【0068】映像信号線駆動用回路基板PCB1には液晶表示パネルPNLの各画素を駆動するための集積回路チップが搭載され、またインターフェース回路基板PCB3には外部ホストからの映像信号の受入れ、タイミング信号等の制御信号を受け入れる集積回路チップ、およびタイミングを加工してクロック信号を生成するタイミングコンバータTCN等が搭載される。

【0069】上記タイミングコンバータで生成されたクロック信号はインターフェース回路基板PCB3および映像信号線駆動用回路基板PCB1に敷設されたクロック信号ラインCLLを介して映像信号線駆動用回路基板PCB1に搭載された集積回路チップに供給される。

【0070】インターフェース回路基板PCB3および

映像信号線駆動用回路基板PCB1は多層配線基板であり、上記クロック信号ラインCLLはインターフェース回路基板PCB3および映像信号線駆動用回路基板PCB1の内層配線として形成される。

【0071】なお、液晶表示パネルPNLにはTFTを駆動するためのドレイン側回路基板PCB1、ゲート側回路基板PCB2およびインターフェース回路基板PCB3がテープキャリアパッケージTCP1、TCP2はで接続され、各回路基板間はジョイナJN1、2、3で接続されている。

【0072】液晶表示パネルPNLは前記した本発明による横電界方式の液晶表示装置であり、そのカラーフィルタ基板に形成したBMの比抵抗を高くして画素電極と共通電極の間に形成される電界パターンが液晶層の界面に略々平行に形成される。

【0073】図8は本発明による液晶表示装置を実装した情報処理装置の一例を説明するパソコンの外観図であって、前記各図と同一符号は同一部分に対応し、IVは蛍光管駆動用のインバータ電源、CPUはホスト側中央演算装置である。

【0074】同図に示されたように、本発明による液晶表示装置を実装したパソコンは、映像信号線駆動用回路基板（水平駆動用回路基板：ドレイン側回路基板）PCB1を画面の上部にのみ配置したことで、当該表示部の下側（キーボード側）のスペースに余裕ができ、キーボード部と表示部を結合するヒンジの設置スペース（ヒンジスペース）が少なく済む。したがって、表示部の外形サイズを低減でき、パソコン全体のサイズを小さくすることが可能となる。

【0075】

【発明の効果】以上説明したように、本発明によれば、所謂横電界方式の液晶表示装置における選択電圧で生じる電界がブラックマスクに侵入しないため、上記した電界パターンの乱れによるドメインの発生を解消し、色むらのない高画質のカラー液晶表示装置を提供することができる。

【図面の簡単な説明】

【図1】本発明を適用する液晶表示装置の動作を説明する1画素分の模式図である。

【図2】本発明による液晶表示装置の1実施例を構成するTFT基板の構造例の説明図である。

【図3】本発明による液晶表示装置の1実施例を構成するカラーフィルタ基板の構造例の説明図である。

【図4】本発明による液晶表示装置の1実施例を構成する1画素分の断面における電界パターンの模式図である。

【図5】本発明の各実施例における液晶層とBMの比抵抗値を変えた場合のBMの比抵抗値に対する駆動電圧の関係の説明図である。

【図6】本発明による液晶表示装置の表示マトリクス部

の等価回路とその周辺回路の結線図である。

【図7】本発明による液晶表示装置の1構成例を説明する分解斜視図である。

【図8】本発明による液晶表示装置を実装した情報処理装置の一例を説明するパソコンの外観図である。

【図9】横電界方式の液晶表示装置を構成する1画素の構成と点灯動作を説明する模式断面図である。

【図10】1画素に2本の櫛形の共通電極を配置した横電界方式の液晶表示装置の1画素分の模式図である。

【図11】図10に示した2本の櫛形の共通電極の間の透過率と各櫛形の共通電極と隣接する画素電極との間の透過率の違いの説明図である。

【符号の説明】

1, 1' 透明ガラス基板(基板)

2 共通電極

6 絶縁膜

10 信号配線

11 画素電極

12 保護膜

13, 13' 偏光板

14, 14' 偏光板の偏光軸

15 液晶分子の配向方向

16 電界方向

17 ブラックマスク(BM)

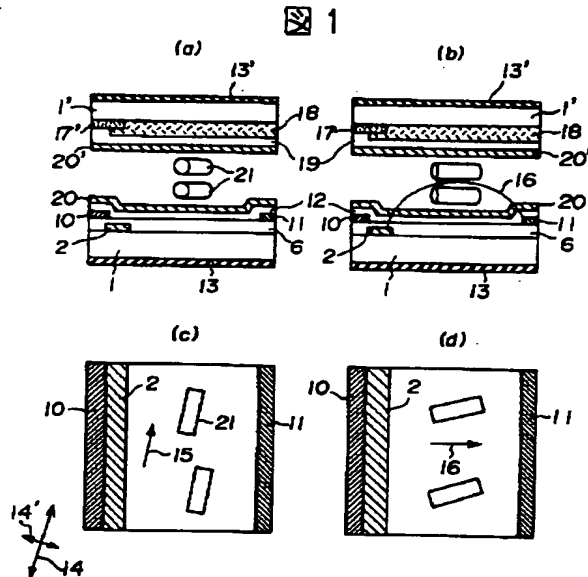
18 カラーフィルタ

19 保護膜(平坦化膜)

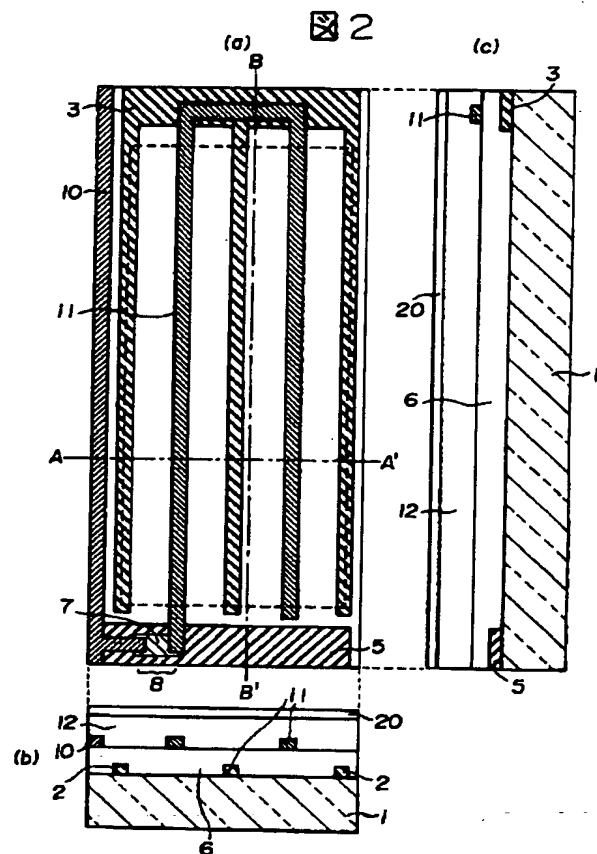
20, 20' 配向膜

21 液晶(棒状液晶分子)。

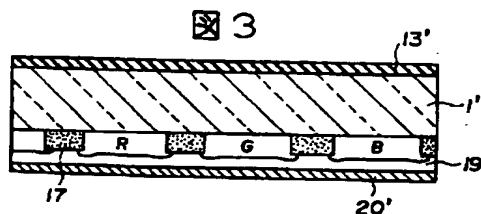
【図1】



【図2】

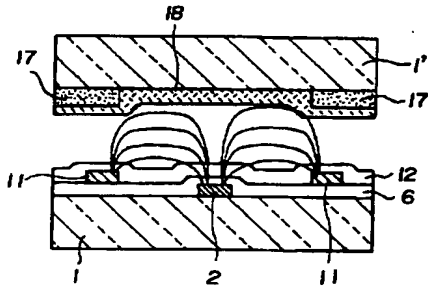


【図3】



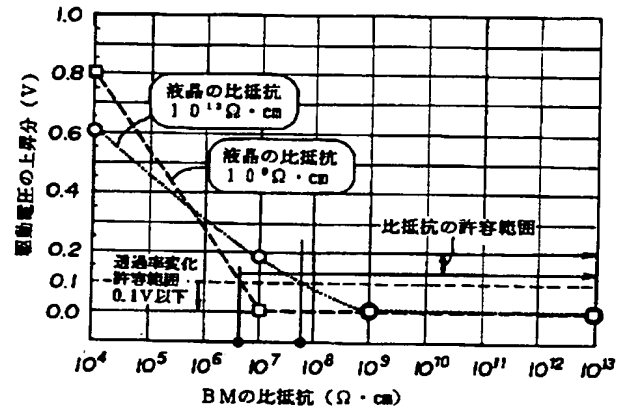
【図4】

図4



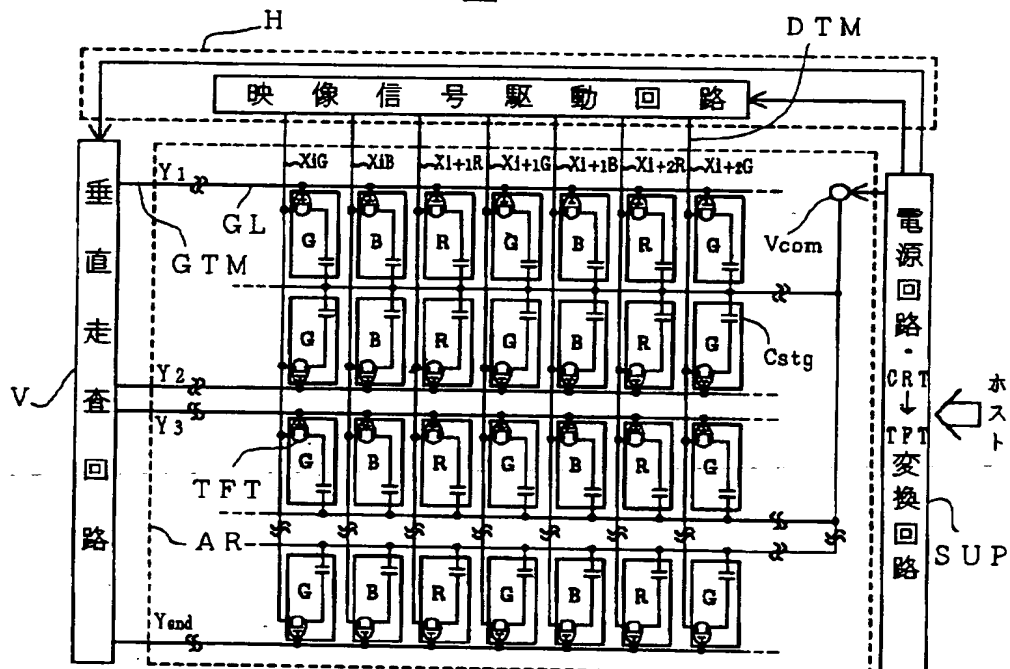
【図5】

図5

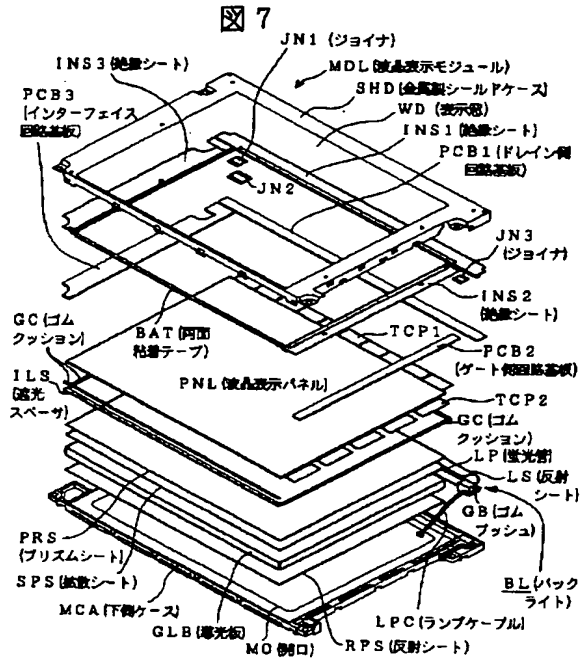


【図6】

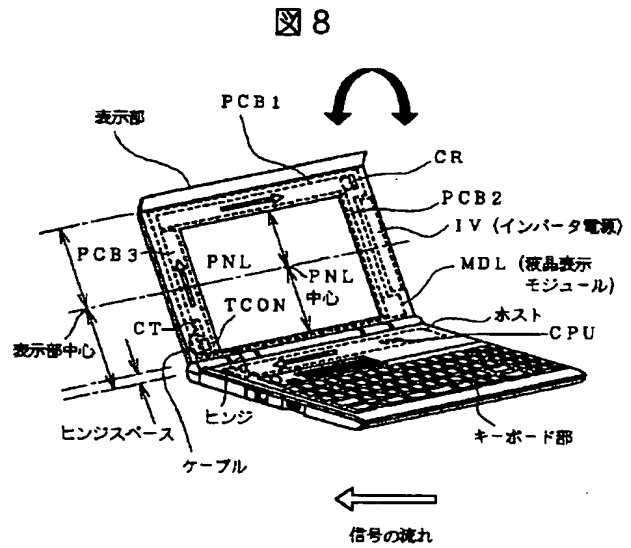
図6



【図7】

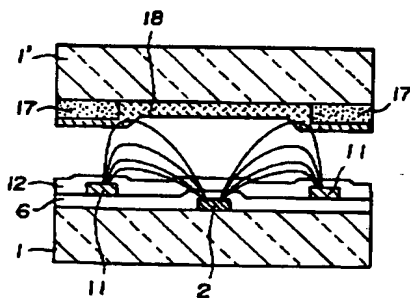


【図8】

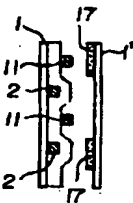


【図9】

図9

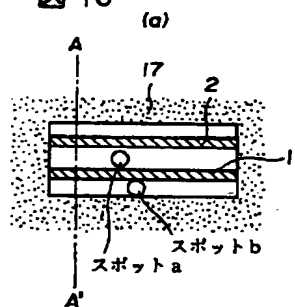


(b)



【図10】

図10



【図11】

図 11

